BEST AVAILABLE COPY



日本国特許庁

PATENT OFFICE JAPANESE GOVERNMENT

別紙添付の曹類は下記の出願曹類の謄本に相違ないことを証明する。 This is to certify that the annexed is a true copy of the following application as filed with this Office.

頸 年 月 日 kof Application:

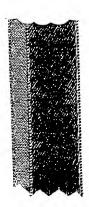
1987年2月2日

貝 畓 号 Lion Number: 昭和62年特許願第22001号

類 。(s):

セイコーエプソン株式会社

CERTIFIED COPY OF PRIORITY DOCUMENT

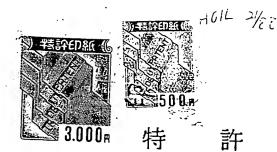


1987 年 12 月 23 日

特許庁長官 Director-General, Patent Office 小川邦。



出証昭 62-61060







9500円

昭和 62 年 2 月 2 🗄

特許庁長官

1. 発明の名称

ハントウタイソウチ 半導体装置

2. 発 明 者

7 7 7 7 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内。

> アリヒナミチオ 朝 甘此奈 通 雄

3. 特許出願人

東京都新宿区西新宿2丁目4番1号 (236) セイコーエプソン株式会社

> <u>ーハツートリーイチーロウ</u> 代表取締役 服部一郎

4. 代 型 人

〒104 東京都中央区京橋2丁目6番21号 株式会社 服部セイコー内 最上特許事務所 (4664) 弁理士 最 上 務 (他1名) 連絡先 563-2111 内線 631~640 担当

- 5. 添附書類の目録
 - (1) 願 書 副
 - (2) 明細 暮
 - (3) 🔯 《面》
 - (4) 委任状

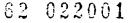


迎 1 1 通

通

通





6. 上記以外の代理人

〒112 東京都文京区小石川2丁目1番2号 11山京ビル (8256) 弁理士 西川 慶 治

则 細 瞽

- 発明の名称
 半導体装置
- 2. 特許請求の範囲

半導体集積回路の配線部は、ルタル、メタルミリサイド、メタルナイトライドの薄膜の単相、あるいは積層と、金国メッキ層との積層配線より成ることを特徴とした半導体装置。

3. 発明の詳細な説明

本発明は、半導体集積回路の配線構造に関するものである。さらに言えば、コンタクト孔形成である。メタルナイトライド、メタルはリサイド薄膜の単相、あるいは、組みあわせ複相に上に、金周メッキ配線層を形成することによりにレロックフリー、高耐エレクトロション、及び良好な

ステップカバレッジ、低くて安定な低抵抗コンタクト抵抗を有する非常に高いパフォーマンスをもった配線構造の半導体装置に関するものである。 〔従来の技術〕

従来の半導体回路の配線断回図を第4図に示す。従来の配線は例えば、A1-Si(1%)単一相線線16を、スパッタ、又は蒸着方法により形成していた。

(発明が解決しようとする問題点)

この従来技術によれば、微細、高アスペクト比のコンタクト部分のつきまわりが悪く、初期ににはレベルのものであった。又配線上のパッシベーション膜17にも18に見られるようなほかでしていまりにより、が発生したり、といば散層ではなり、が発生したり、投いなりにはりいた。又AL合金とSi基板との直接コンタクトにより、界面にSi析出層が形成され、コン

(問題点を解決するための手段)

そして本発明は、以上のような問題点を解決するために、以下のような手段をとる。

半導体集積回路の配線部は、メタル、メタルシ リサイド、メタルナイトライドの薄膜の単相ある いは積層と、金属メッキ層との積層配線より成る ことを特徴とするものである。

(実施例)

以下本発明を実施例により説明していく。 第1図は、本発明の概略図であり、(b)は、 平面図、(a)は、A-A′の断面図を示す。 図中1はSi葚板、2は分離用SiO₂、3は 本実施例以外に、例えばMoメッキ/MoSi 2.。/Ti、Niメッキ/TiSi₂。。/Z n 構造においても、同等の特性が得られており、 最初から拡散部にTiSi₂層があるTiSA1 icideプロセスでも、十分に適応出来るもの である。

又、本実施例では、単相配線のみであったが 2 図、あるいは 3 層配線でも十分効果を有するもの であり、又バンプ電極構造等でも、下地がAL以外のメッキ配線であるので従来方式より信頼性も高く、工程も合理化できるものである。

実施例1の、Cuメッキ/TiN/Ti配線は、メッキ形成の為、非常にカバレッジが良い。 Cuである為、低抵抗で且つ、ヒルロックフリー、マイグレーションに強い。さらに、CuーTiN-Ti-Si間、実際には、400℃位の熱工程によりCu/TiN/TiSi₂/Si間の接触抵抗が非常に小さい上、反応も生じずバラッキも小さいという、配線特性として理想的なパフォーマンスを有して

Was a state of the state of the

又、このことにより配線上のパッシベーション膜のクラックボイドも完全に除去出来た。

4.図面の簡単な説明

(発 明 の 効 果)

第1図(a)、第2図、第3図(a)は本発明の実施例による半導体装置の主要断面図。第1図

(b)、第3図(b)は本発明の実施例による半導体装置の主要平面図。第4図は従来の半導体装置の主要断面図。

- 1 ··· S i 基板
- 2 ··· 分雕 S i O 2
- 3 … ゲート 酸 化 膜
- 4 … ゲート 電 極
- 5 … 低 濃 皮 不 純 物 拡 散 圈
- 6 … サイドウォール 膜
- 7 … 高 濃 度 不 純 物 拡 散 層
- 8 … 图 間 S i O 2 膜
- 9 … コンタクト孔
- 1 0 ··· T i N / T i
- 1 1 … メッキ配線用レジストパターン
- 1 2 ··· C u メッキ
- 13 … C u メッキ配線
- 1 4 ··· T i N / T i 膜除去部
- 1 5 … パッシベーション膜
- 16 ··· A L 配 線
- 1 7 … パッシベーション膜

18 … ボイド

以上

出願人 セイコーエプソン株式会社 代型人 弁型士 最 上 務 他 1 名

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

OTHER:

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.